

BAB V

PENUTUP

A. KESIMPULAN

Dari pengujian *hardware* diperoleh data bahwa alat bekerja dengan baik sesuai dengan tabel kebenaran dan dapat dipergunakan untuk praktikum elektronika digital meliputi gerbang logika dasar (AND, OR, NOT), rangkaian kombinasi (NAND, NOR, EX-OR, EX-NOR), dan rangkaian sekuensial (J-K Flip-flop, D Flip-flop, Register, Counter, Enkoder, Dekoder, Multiplexer, Demultiplexer).

Dalam tes pada sekelompok siswa yang dilakukan sebelum dan sesudah menggunakan alat ini, diperoleh rerata peningkatan nilai sebesar 29.67% dari rerata nilai tes awal sebesar 30.03 % menjadi 59.70% pada tes akhir.

Terjadi peningkatan menjawab benar untuk seluruh materi dalam tes penguasaan materi digital setelah menggunakan alat praktikum ini.

Dengan demikian tujuan perancangan alat "*digital trainer*" beserta modul yang melengkapinya telah mencapai sasaran seperti yang telah disebutkan dalam tujuan perancangan alat ini.

B. SARAN

Untuk menambah kegunaan alat ini, modul-modul praktikum dapat ditambahkan atau diperluas untuk materi-materi elektronika digital yang lain dengan memperhatikan batasan-batasan yang ada pada alat "*digital trainer*" yang sudah dibuat seperti jumlah input dan output yang terb

ditil. Berdasarkan atas materi yang ada dapat juga dilal

Created with